



期間		Linux環境からのFPGA回路設計								
6	2018年4月	『プロジェクト概要・担当業務』 ・Windows10Pro上にインストールしたVMWareでUbuntuを動作させ、インストールしたXilinx VitisでFPGA回路の設計	担当フェーズ	要件定義	基本設計	詳細設計	実装・単体	結合テスト	総合テスト	運用保守
	～	・SUTURN SPARTAN6 Module用通信端子作成と基盤修正を実施し、作成したFPGA回路の実行テストを実施								
	2018年7月	『実績・成果』 FPGA回路作成とボード上へのFPGAへの書き込みとボードの調整		言語・FW	C、Verilog					
	0年4ヶ月			サーバーOS・DB・MWツール等	Windows10Pro、VMWare Workstation 16 Pro、Ubuntu22.04、Xilinx Vitis					
	ボジョン									
	開発者									
	規模									
	全体: 2人									
	チーム: 2人									
	開発: 2人									
期間		PUF(Physically Unclonable Functions)のデモストレーションアプリの作成								
7	2016年9月	『プロジェクト概要・担当業務』 ・PUFデモストレーション用に設計した独自USBボードに搭載されたPUFを書き込んだFPGAに対してデモストレーションを行うソフトウェアの開発	担当フェーズ	要件定義	基本設計	詳細設計	実装・単体	結合テスト	総合テスト	運用保守
	～	・PUF評価ソフトウェアに恒温槽温度設定機能を追加し、温度変化によるPUFの精度変化の評価およびデータ解析		○	○	○	○	○	○	
	2017年12月	・BCH符号化ソフトウェアの作成		言語・FW	C#					
	1年4ヶ月	『実績・成果』 PUFの知識が無い人に対しても視覚的に動作が理解しやすいデモストレーションを行うことができた。温度によるPUF回路への影響の知見を得た。		サーバーOS・DB・MWツール等	Windows10Pro、VisualStdio					
	ボジョン									
	開発者									
	規模									
	全体: 4人									
	チーム: 4人									
	開発: 1人									
期間		AES暗号の各アルゴリズムにおける堅牢性評価								
8	2013年2月	『プロジェクト概要・担当業務』 AES暗号化時の暗号LSI、オシロスコープによる秘密鍵解析精度の差異を調査	担当フェーズ	要件定義	基本設計	詳細設計	実装・単体	結合テスト	総合テスト	運用保守
	～	『実績・成果』 各種FPGAへの各AESアルゴリズムの実装を行い、秘密鍵の解析精度を測定。		○	○	○	○	○	○	
	2016年8月			言語・FW	Visual Studio (使用言語:C#) セキュリティ評価ボード(Zuiho, SASEBO-RII)					
	3年7ヶ月			サーバーOS・DB・MWツール等						
	ボジョン									
	開発者									
	規模									
	全体: 5人									
	チーム: 5人									
	開発: 2人									